

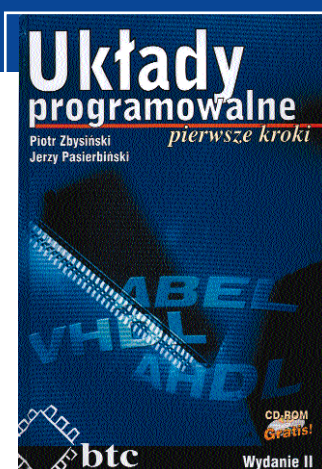
Przegląd wydawnictw

Piotr Zbysiński, Jerzy Pasierbiński
UKŁADY PROGRAMOWALNE,
PIERWSZE KROKI
Wydanie drugie, zmienione
i poprawione.
Wydawnictwo BTC. Warszawa 2002,
str. 278 + CD ROM

Jest to nowe, zmienione i znacznie rozszerzone (z 212 do 278 stron) wydanie potrzebnej i pożytecznej książki.

Przyszłość elektroniki cyfrowej jest związana z układami programowalnymi (PLD), które umożliwiają budowanie nowoczesnych systemów cyfrowych szybko i tanio. Uniwersalność i elastyczność układów PLD, łatwość programowania i względnie niskie ceny predestynują je do wielu zastosowań, zarówno w układach docelowych, jak i umożliwiających szybkie sprawdzenie koncepcji projektu.

Autorzy, wybitni specjaliści w tej dziedzinie, w ta-



ty sposób wprowadzają czytelników w świat układów programowalnych. Najszybciej można nauczyć się właściwości tych układów i ich oprogramowania realizując własne projekty praktyczne. W książce opisano krok po kroku realizację projektu przykładowego układu w strukturach CPLD i FPGA za pomocą systemów projek-

towych dwóch głównych producentów układów programowalnych, to jest firm Altera i Xilinx. Opiszano też uniwersalny układ laboratoryjny umożliwiający wykonywanie ćwiczeń z układami PLD różnych producentów.

Książka jest napisana w przystępny sposób, a naukę ułatwiają ramki zawierające podstawowe informacje. Bardzo pożytecznym uzupełnieniem jest słownik skrótów i ważniejszych pojęć z omawianej dziedziny.

Na dołączonej do książki płycie CD zamieszczono oprogramowanie narzędziowe firm Altera i Xilinx, kompletny opis układu laboratoryjnego, zadania projektowe w językach ABEL, AHDL i VHDL, a także dane katalogowe wybranych układów.

Książka jest godna polecenia wszystkim, którzy chcą się nauczyć praktycznego stosowania układów programowalnych.

Książka jest dostępna w wielu księgarniach. Dodatkowe informacje o zakupie: Wydawnictwo BTC, <http://www.btc.pl>, e-mail redakcja@btc.pl

(mn)