

*stemów mikroprocesorowych. Czytelnik powinien posiadać podstawową wiedzę w tym zakresie. Książka nie jest też poradnikiem na temat cyfrowego przetwarzania sygnałów. Mam nadzieję, że po zapoznaniu się z tą książką czytelnik zdobędzie tyle wiedzy, iż będzie mógł z powodzeniem realizować własne projekty sprzętowe i programowe.*

Autor w poszczególnych rozdziałach prezentuje następującą tematykę:

Procesory sygnałowe DSC – przegląd układów procesorowych czasu rzeczywistego, procesory rodziny TMS320C2000 firmy Texas Instruments,

Budowa układów procesorowych rodziny TMS320C2000 – organizacja 32-bitowych procesorów, C28x-32-bitowy rdzeń (CPU), przestrzenie adresowe procesorów, przerwanie procesorów, moduły liczników CPU – TIMER0, TIMER1, TIMER2, moduł LPM – zarządzanie poborem mocy, moduł CPU watchdog procesorów, moduł emulacji sprzętowej procesorów, potokowanie instrukcji procesorów, instrukcje assemblerowe CPU procesorów, tryby adresowania danych CPU procesorów,

Budowa układów procesorowych serii F2802x Piccolo – organizacja układów procesorowych, przestrzenie adresowe układów procesorowych, układ generacji sygnałów zegarowych układów procesorowych, moduł wejścia-wyjścia (GPIO) układów procesorowych, przerywanie układów procesorowych, układy POR i BOR układów procesorowych, operacja RESET układów procesorowych, procedura bootowania układów procesorowych, zasilanie układów procesorowych,

Budowa układów procesorowych serii F2803x Piccolo – organizacja układów procesorowych, przestrzenie adresowe, układ generacji sygnałów zegarowych, układy wejścia-wyjścia (GPIO), tablica wektorów przerwania modułu PIE, zasilanie układów, moduł CLA,

Moduły peryferyjne układów procesorowych rodziny TMS320C2000 – typy modułów peryferyjnych, moduł ePWM (Typ1), moduł Hi-Resolution PWM – HRPWM (Typ1), moduł Enhanced CAP-eCAP (Typ0), moduł przetwornika analogowo-cyfrowego ADC (Typ3), moduł komparatora – COMP (Typ0), moduł asynchronicznego łącza szeregowego SCI (Typ0), moduł łącza szeregowego SPI (Typ1), moduł łącza szeregowego

I2C (Typ0), moduł Enhanced QEP-eQEP (Typ0), moduł łącza szeregowego – eCAN (Typ2), moduł łącza szeregowego – LIN (Typ0).

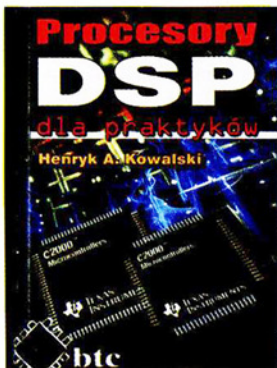
Literatura.

Witryny internetowe.

K.W.

## Procesory DSP dla praktyków

Henryk A. Kowalski: Procesory DSP dla praktyków. Wydawnictwo BTC, Legionowo 2011.



*We Wstępie czytamy: Książka nie jest poradnikiem na temat projektowania sy-*